

Статья 1. Основные понятия

1. Основные понятия, применяемые в настоящем Законе:

топология интегральной микросхемы (далее - топология) - это зафиксированное на материальном носителе пространственно-геометрическое расположение совокупности элементов интегральной микросхемы и связей между ними;
интегральная микросхема (далее - ИМС) - это микроэлектронное изделие окончательной или промежуточной формы, предназначенное для выполнения функций электронной схемы, элементы и связи которого нераздельно сформированы в объеме и (или) на поверхности материала, на основе которого изготовлено изделие;
использование топологии в целях получения прибыли - это воспроизведение, распространение любым способом топологии, ИМС с этой топологией или включающего в себя такую ИМС изделия в целях получения прибыли. Далее в тексте настоящего Закона под использованием топологии понимается именно использование топологии в целях получения прибыли, если не оговорено иное;
охраняемая топология - это топология, отвечающая условиям правовой охраны, указанным в настоящем Законе. (Абзац дополнен - Федеральный закон от 09.07.2002 г. N 82-ФЗ)

2. Под правообладателем в настоящем Законе понимается автор, его наследник, а также любое физическое или юридическое лицо, которое обладает исключительным правом на охраняемую топологию, полученным в силу закона или договора.