

Статья 1452. Государственная регистрация топологии интегральной микросхемы

1. Правообладатель в течение срока действия исключительного права на топологию интегральной микросхемы (статья 1457) может по своему желанию зарегистрировать топологию в федеральном органе исполнительной власти по интеллектуальной собственности.

Топология, содержащая сведения, составляющие государственную тайну, государственной регистрации не подлежит. Лицо, подавшее заявку на государственную регистрацию топологии (заявитель), несет ответственность за разглашение сведений о топологии, содержащей государственную тайну, в соответствии с законодательством Российской Федерации.

2. Если до подачи заявки на государственную регистрацию топологии (заявка на регистрацию) имело место использование топологии, заявка может быть подана в срок, не превышающий двух лет со дня первого использования топологии.

3. Заявка на регистрацию должна относиться к одной топологии и содержать:

1) заявление о государственной регистрации топологии с указанием лица, на имя которого испрашивается государственная регистрация, а также автора, если он не отказался быть упомянутым в качестве такового, места жительства или места нахождения каждого из них, даты первого использования топологии, если оно имело место;

2) депонируемые материалы, идентифицирующие топологию, включая реферат;

3) (Подпункт утратил силу - Федеральный закон от 12.03.2014 № 35-ФЗ)

4. Правила оформления заявки на регистрацию устанавливаются федеральным органом исполнительной власти, осуществляющим нормативно-правовое регулирование в сфере интеллектуальной собственности.

5. На основании заявки на регистрацию федеральный орган исполнительной власти по интеллектуальной собственности проверяет наличие необходимых документов и их соответствие требованиям пункта 3 настоящей статьи. При положительном результате проверки указанный федеральный орган вносит топологию в Реестр топологий интегральных микросхем, выдает заявителю свидетельство о государственной регистрации топологии интегральной микросхемы в форме электронного документа и по желанию заявителя на бумажном носителе и публикует сведения о зарегистрированной топологии в официальном бюллетене.

По запросу указанного федерального органа исполнительной власти либо по собственной инициативе автор или иной правообладатель вправе до момента государственной регистрации дополнять, уточнять и исправлять материалы заявки на регистрацию.

6. Порядок государственной регистрации топологий, формы свидетельств о государственной регистрации, перечень указываемых в свидетельствах сведений и перечень сведений, публикуемых федеральным органом исполнительной власти по интеллектуальной собственности в официальном бюллетене, устанавливаются федеральным органом исполнительной власти, осуществляющим нормативно-правовое регулирование в сфере интеллектуальной собственности.

7. По заявлению правообладателя федеральный орган исполнительной власти по интеллектуальной собственности вносит изменения, относящиеся к сведениям о правообладателе и (или) об авторе топологии, в том числе к наименованию или имени правообладателя, его месту нахождения или месту жительства, имени автора топологии, адресу для переписки, а также изменения для исправления очевидных и технических ошибок в Реестр топологий интегральных микросхем и свидетельство о государственной регистрации топологии.

Федеральный орган исполнительной власти по интеллектуальной собственности публикует в официальном бюллетене сведения о любых изменениях записей, внесенных в Реестр топологий интегральных микросхем.

(Пункт в редакции Федерального закона от 12.03.2014 № 35-ФЗ)

8. Сведения, внесенные в Реестр топологий интегральных микросхем, считаются достоверными, если не доказано иное. Ответственность за достоверность представленных для регистрации сведений несет заявитель.